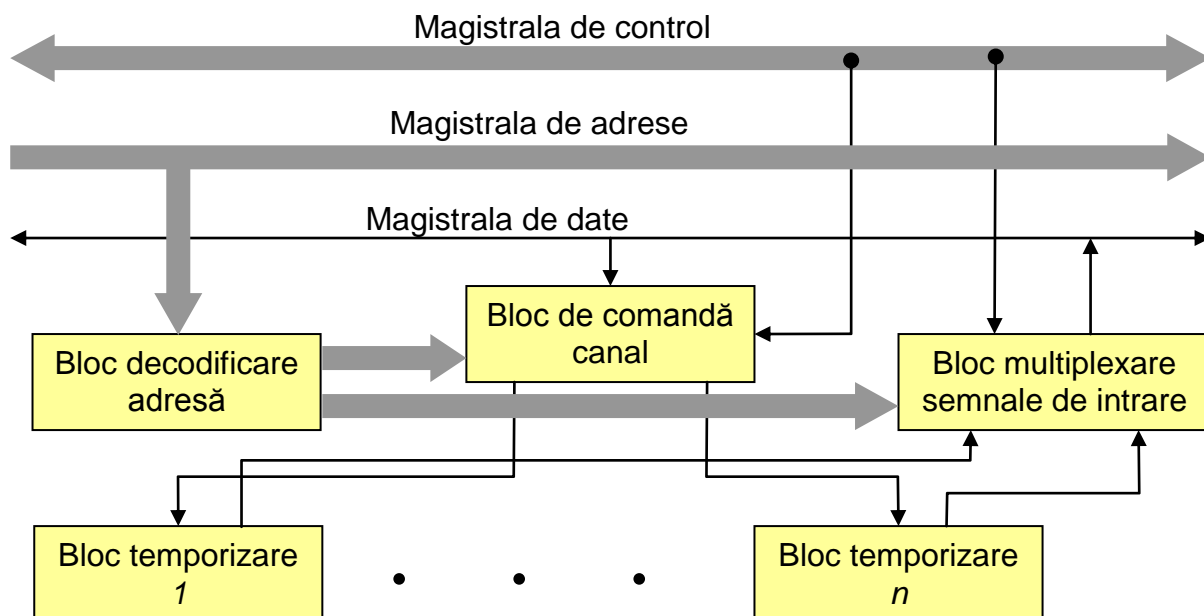


## Periferice interne

### Schema bloc



- *Blocul de decodificare a adresei* - primește la intrare codul adresei unui bloc de temporizare din APB, compară această adresă cu adresa proprie implementată hardware și emite semnal de recunoaștere în caz de coincidență a acestor două adrese.
- *Blocul de multiplexare a semnalelor de intrare* - circuit ce selectează blocul de temporizare indicat de decodificatorul adresei și depune informația citită pe magistrala de date la momentul indicat de un semnal primit de pe magistrala de control.
- *Blocul de comandă canal* - circuit demultiplexor prin intermediul căruia semnalul de pe magistrala de date este trimis la blocul de temporizare selectat de către decodificatorul adresei.
- *Blocul de temporizare* este un circuit ce realizează temporizări și numărări (contorizări).