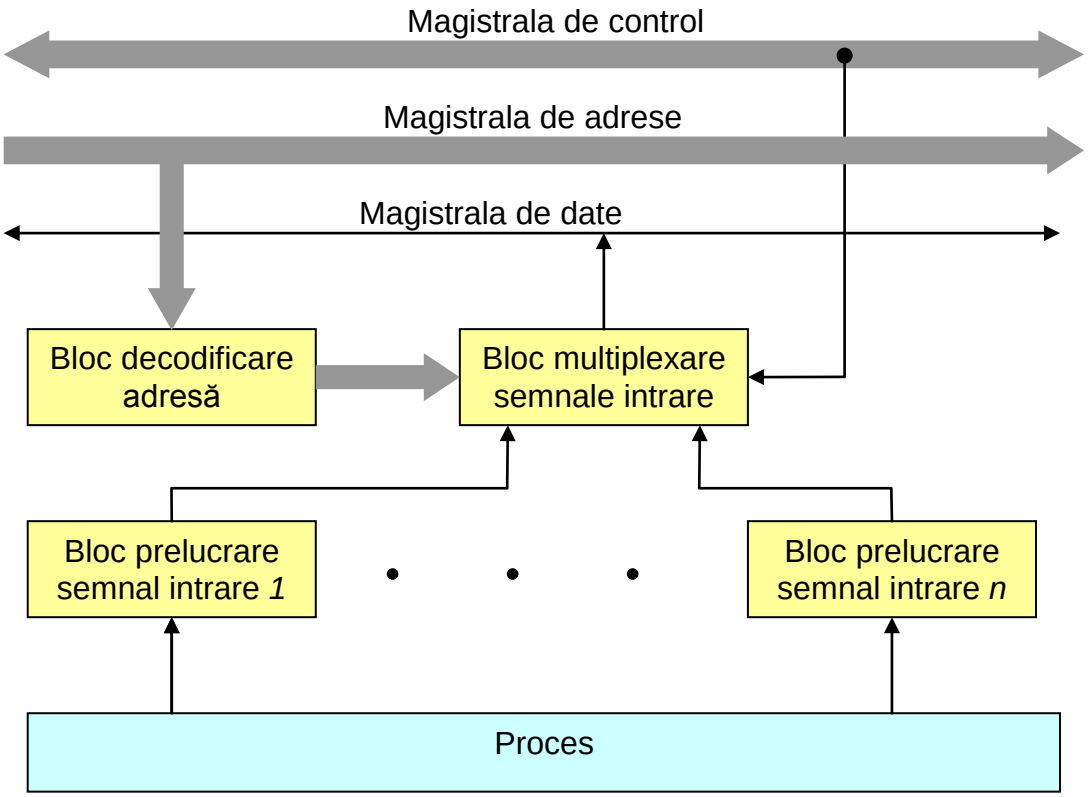
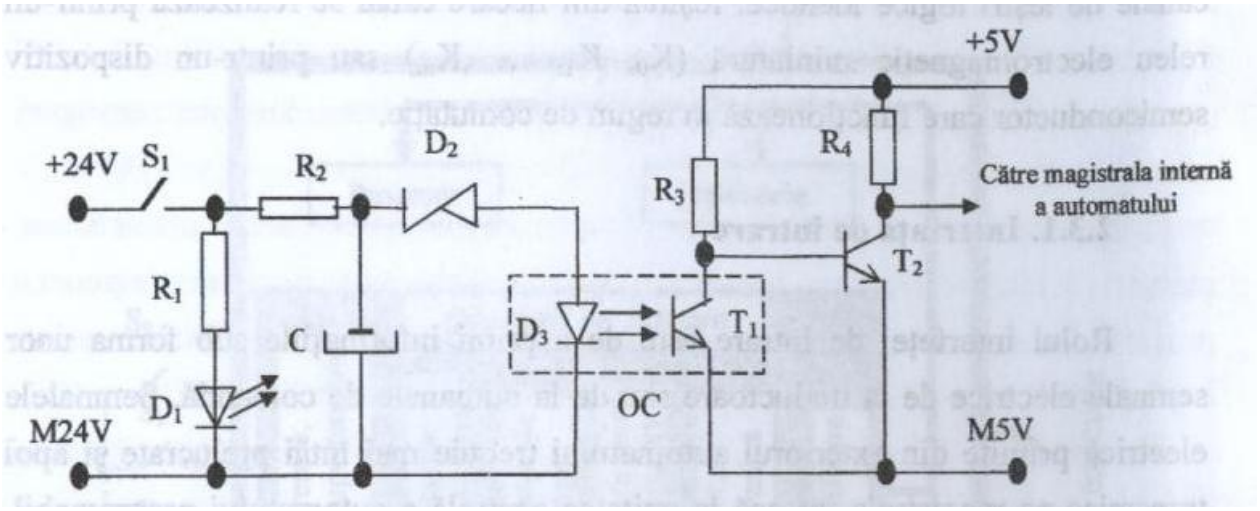
Periferice de intrare

Schema bloc



- *Blocul de decodificare a adresei* - circuit ce primeşte la intrare codul adresei, compară această adresă cu adresa proprie implementată hardware şi emite semnal de recunoaştere în caz de coincidență a acestora.

- *Blocul de multiplexare a semnalelor de intrare* - circuit ce selectează intrarea indicată de decodificatorul adresei şi o depune pe magistrala de date.

- *Blocul de prelucrare a semnalului de intrare - circuit* ce adaptează semnalele din proces pentru a deveni compatibile cu cele din automatul programabil. Tot aceste blocuri asigură şi izolarea galvanică între proces şi automatul programabil. Construcția acestui bloc depinde de tipul semnalelor achiziționate din proces, respectiv semnal de tensiune sau de curent, semnale continue sau alternative, semnale de nivel mic sau de nivel mare.

Schema electronică pentru un canal de intrare logică al AP