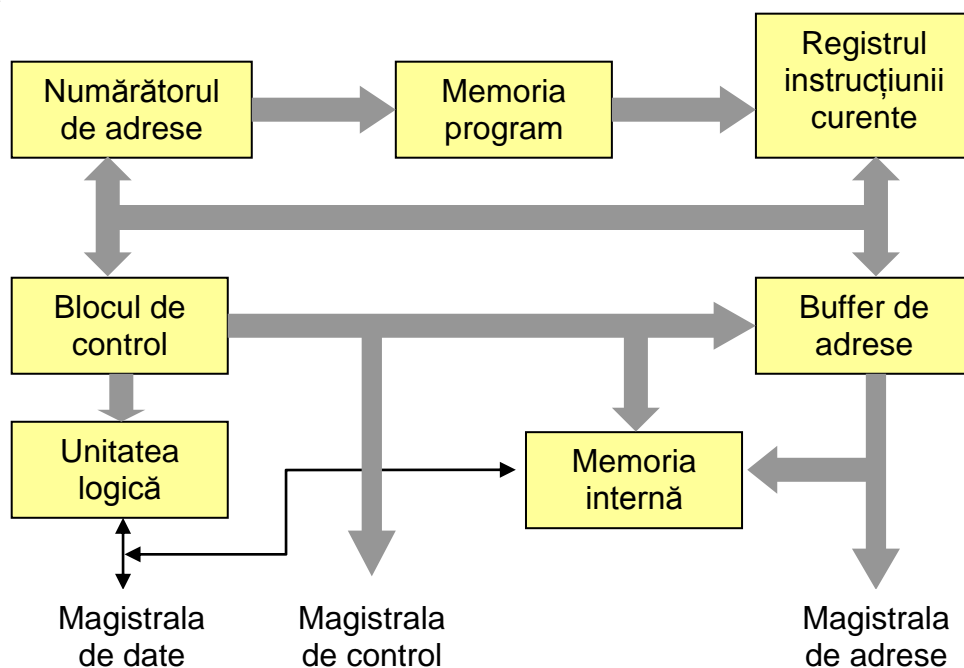


Unitatea centrală

Schema bloc



- *Numărătorul de adrese* - circuit numărător care indică adresa din memorie de unde va fi citită instrucțiunea ce urmează a fi executată;
- *Memoria program* - circuit de tip EEPROM în care se află programul APB;
- *Registrul instrucțiunii curente* - registru ce se încarcă cu instrucțiunea de executat citită din memoria de program de la adresa indicată de numărătorul de adrese;
- *Blocul de control* - circuit ce decodifică codul instrucțiunii și comandă operațiile din APB;
- *Bufferul de adrese* - registru care memorează temporar adresa perifericului sau locației de memorie cu care unitatea centrală face schimb de informații;
- *Unitatea logică* - circuit ce prelucrează datele achiziționate de perifericele de intrare sau citite din memoria internă și trimite rezultatul în memoria internă sau la perifericele de ieșire;
- *Memoria internă* - circuit de tip RAM destinat memorării variabilelor utilizate în program.