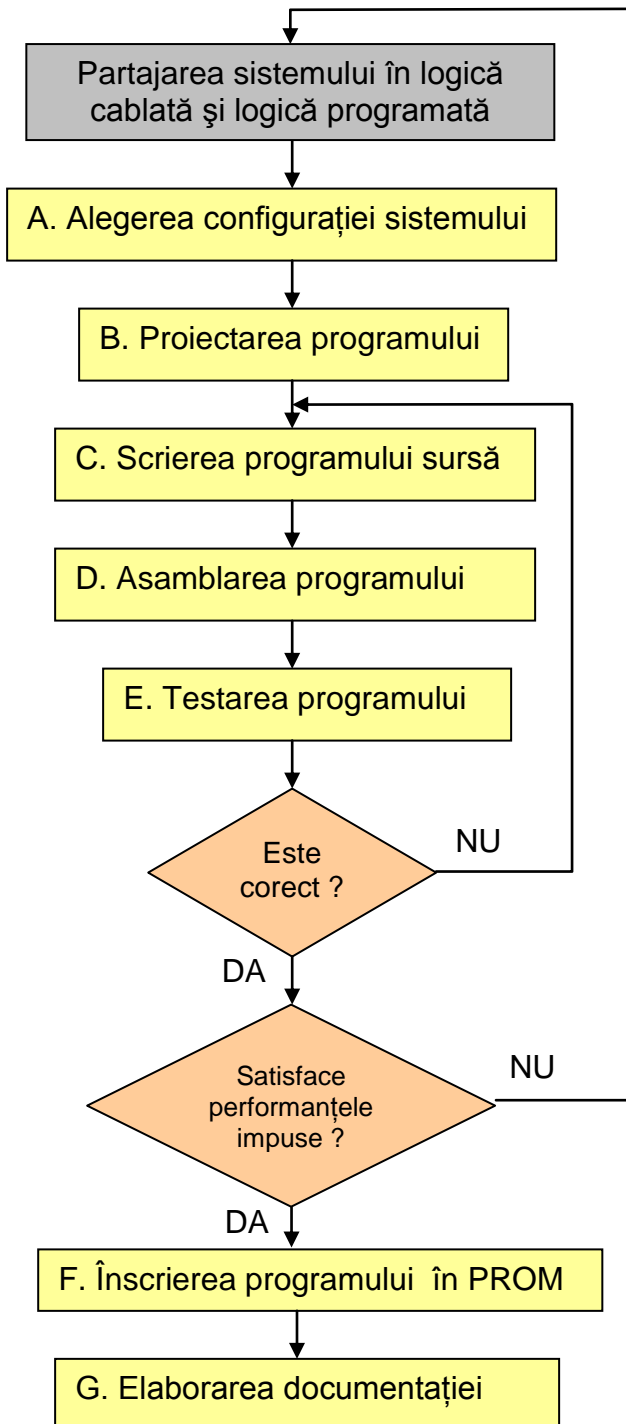


Proiectarea sistemelor în logică programată

Etapele de proiectare:



A. Se determină numărul de intrări, numărul de ieșiri, numărul de dispozitive de transmitere a informației, capacitatea memoriei, tipul și numărul de interfețe cu procesul și se face o analiză preliminară a performanțelor sistemului.

B. Se schițează operațiile ce urmează a fi executate.

C. Scrierea programului în limbaj de asamblare sau într-un limbaj de nivel superior.

D. Este procesul prin care codul sursă este transformat în cod mașină (cod binar).

E. Se verifică dacă programul satisface performanțele impuse sistemului prin tema de proiectare, mai ales viteza de răspuns.

- dacă sistemul nu răspunde se încearcă o optimizare a acestuia.

- dacă nici după optimizare sistemul nu răspunde cerințelor se reia analiza sistemului pentru a vedea ce blocuri pot fi realizate în logica cablată.

F. Dacă verificarea sistemului este încheiată cu succes, programul este înscris în PROM.

PROM (Programmable ROM) – ROM programabil cu ajutorul unui dispozitiv special, numit programator de PROM;

ROM (Read Only Memory) – memorie doar pentru citire, al cărui conținut nu se distruge la întreruperea tensiunii de alimentare;

G. Se elaborează documentația aferentă.