

## CAPITOLUL 4. APLICAȚII ALE DIODELOR SEMICONDUCTOARE

### 4.1 REDRESORUL MONO-ALTERNANȚĂ

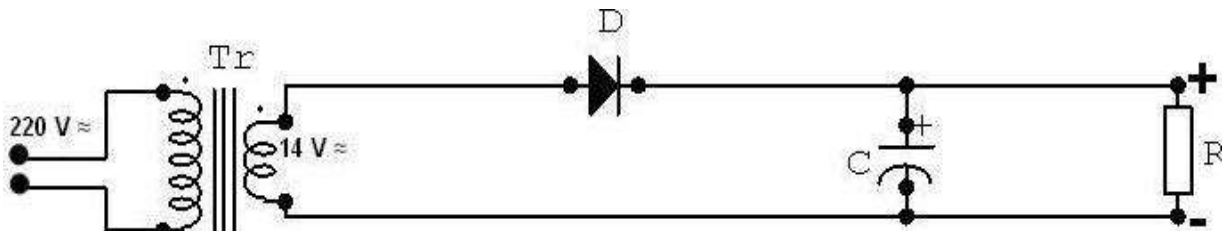


Fig.4.1 Schema electronică a redresorului mono-alternanță

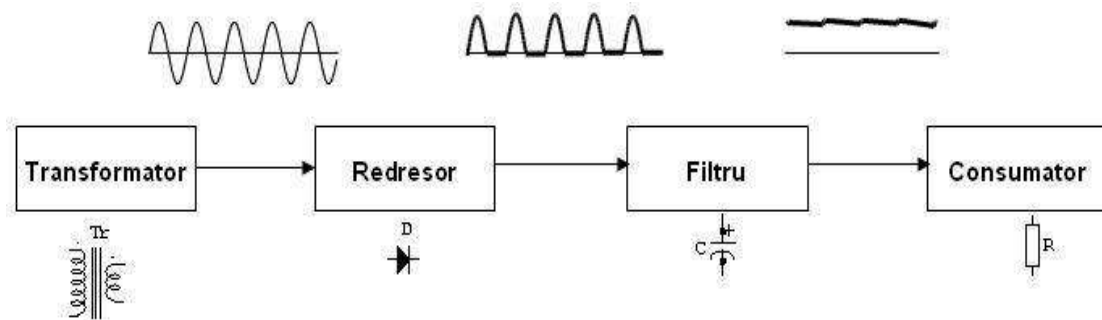


Fig. 4.2 Schema bloc a redresorului mono-alternanță

**TRANSFORMATORUL** - reduce tensiunea de alimentare alternativă de la 220 V la o tensiune necesară funcționării montajului.

**REDRESORUL** - transformă tensiunea de intrare de **curent alternativ** într-o tensiune pulsatorie de **curent continuu**.

**FILTRUL** - **elimină fluctuațiile** tensiunii redresate, furnizând la ieșirea sa o tensiune de c.c. relativ constantă.

**Tensiunea de vârf (maximă) -  $U_v$**  - reprezintă valoarea tensiunii alternative indicată de un osciloscop.

**Tensiunea de vârf din secundar -  $U_v(sec)$**  - reprezintă valoarea tensiunii indicată de un osciloscop în secundarul transformatorului.

**Tensiunea de vârf la ieșire -  $U_v(out)$**  - reprezintă valoarea tensiunii redresate indicată de un osciloscop.

**Tensiunea efectivă -  $U_{ef}$**  - reprezintă valoarea tensiunii alternative indicată de un voltmetru de c.a.

**Tensiunea medie redresată -  $U_{med}$**  - reprezintă valoarea tensiunii redresate indicată de un voltmetru de c.c.

$$U_v = \sqrt{2} \cdot U_{ef} \quad U_v(out) = U_v(sec) - 0,7V \quad U_{med} = \frac{U_v(out)}{\pi}$$

## 4.2 REDRESORUL DUBLĂ-ALTERNANȚĂ CU PRIZĂ MEDIANĂ

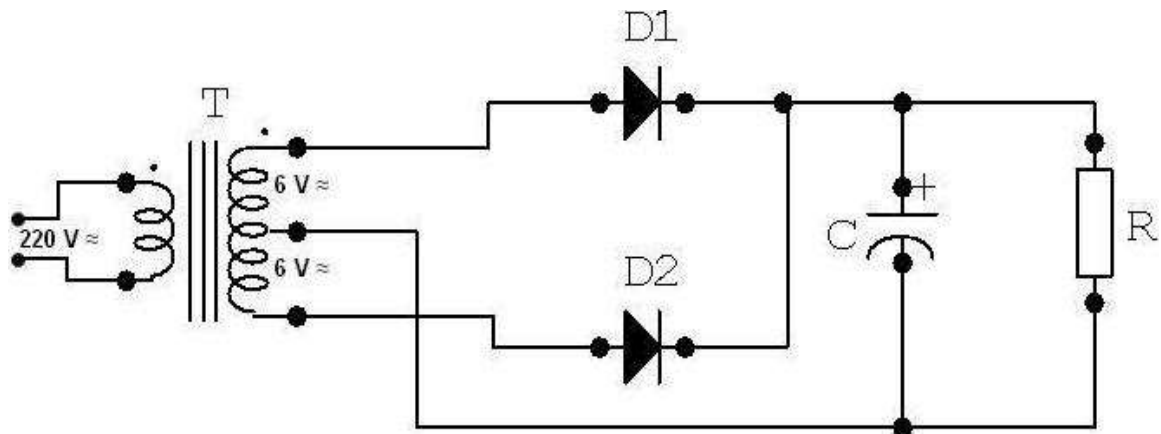


Figura 4.3 Schema electronică a redresorului dublă alternanță cu priză mediană

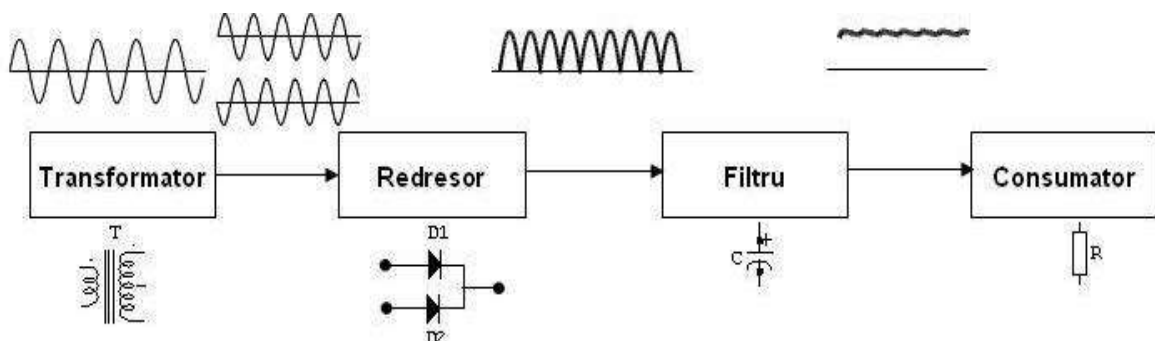


Fig. 4.4 Schema bloc a redresorului dublă alternanță cu priză mediană

Transformatorul cu priză mediană - are în secundar 2 înfășurări identice are au câte un capăt conectat la priză mediană.

Între priză mediană a secundarului și fiecare dintre capetele acestuia se regăsește câte o jumătate din tensiunea totală din secundar.

Când în primar este semialternanța pozitivă în secundar pe înfășurarea conectată la dioda D1 este semialternanță pozitivă iar pe înfășurarea conectată la dioda D2 este semialternanță negativă. În această situație dioda D1 conduce iar dioda D2 este blocată.

Când în primar este semialternanța negativă în secundar pe înfășurarea conectată la dioda D1 este semialternanță negativă iar pe înfășurarea conectată la dioda D2 este semialternanță pozitivă. În această situație dioda D1 este blocată iar dioda D2 conduce.

$$U_v = \sqrt{2} \cdot U_{ef} \quad U_v(out) = \frac{U_v(sec)}{2} - 0,7V \quad U_{med} = \frac{2 \cdot U_v(out)}{\pi}$$

### 4.3 REDRESORUL DUBLĂ-ALTERNANȚĂ ÎN PUNTE

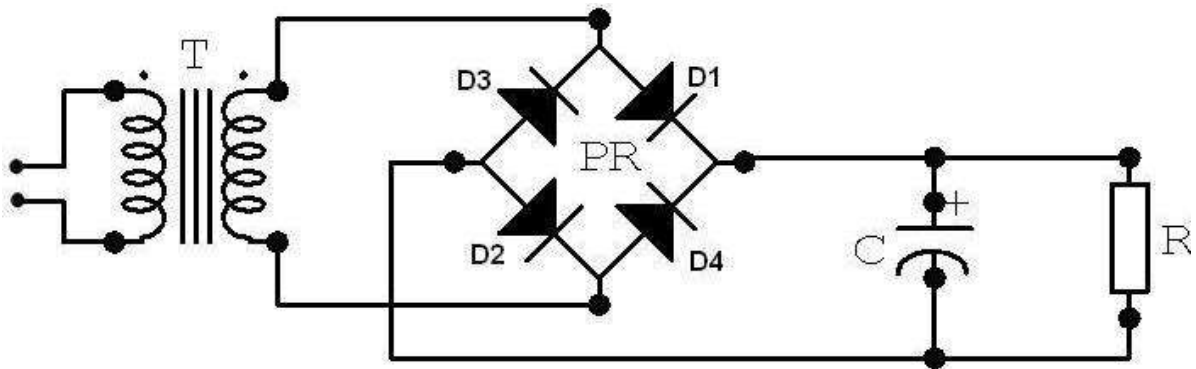


Figura 4.5 Schema electronică a redresorului dublă alternanță în punte

Redresorul dublă alternanță în punte utilizează 4 diode dispuse ca în figura 4.5 și funcționează astfel:

- pentru semialternanța pozitivă a tensiunii de intrare diodele D1 și D2 sunt polarizate direct, prin D1 trece (+) iar prin D2 trece (-). Diodele D3 și D4 sunt polarizate invers;
- pentru semialternanța negativă a tensiunii de intrare diodele D3 și D4 sunt polarizate direct, prin D3 trece (-) iar prin D4 trece (+). Diodele D1 și D2 sunt polarizate invers.

Forma tensiunii de ieșire este ca la redresorul dublă alternanță cu priză mediană.

La redresorul dublă alternanță valoarea tensiunii de ieșire este dublă față de valoarea tensiunii de ieșire de la redresorul mono-alternanță.

$$U_v = \sqrt{2} \cdot U_{ef} \quad U_v(out) = U_v(sec) - 1,4V \quad U_{med} = \frac{2 \cdot U_v(out)}{\pi}$$

#### 4.3.1 PUNTEA REDRESOARE

Puntea redresoare are 2 porți cu câte 2 terminale fiecare poartă. Terminalele opuse reprezintă o poartă.

Poarta de intrare (notată cu  $\approx$  și  $\approx$ ) este conectată la sursa de tensiune alternativă iar poarta de ieșire (notată cu + și -) este conectată la montaj.

Puntea redresoare poate fi monobloc (figura 4.6) sau poate fi construită utilizând 4 diode redresoare.

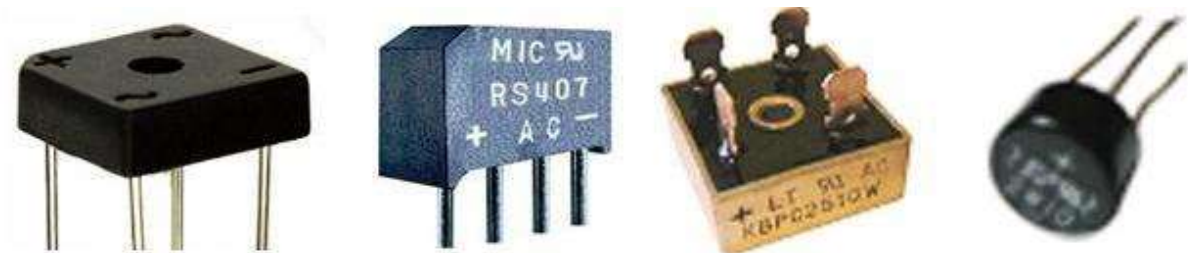
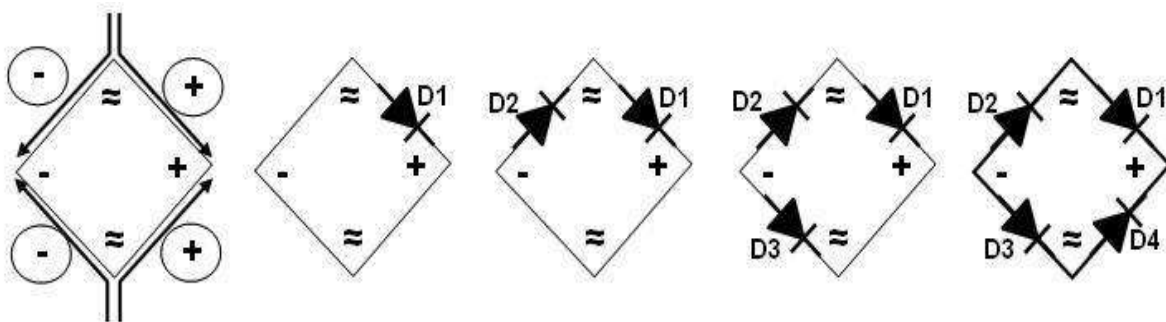


Figura 4.6 Punți redresoare monobloc

### a. Construirea unei punți redresoare utilizând 4 diode.

- se desenează un romb și se stabilește poarta de intrare și poarta de ieșire pe câte 2 vârfuri opuse ale rombului;
- pe fiecare latură a rombului se stabilește ce semialternanță trebuie să treacă și sensul de parcurgere al laturii (de la intrare spre ieșire);
- pe fiecare latură se plasează o diodă astfel încât să permită trecerea semialternanței stabilite la punctul precedent.

În **figura 4.7** sunt reprezentate de la stânga la dreapta etapele de realizare a unei punți redresoare.



**Figura 4.7** Etapele de realizare a punții redresoare cu 4 diode

### b. Identificarea porților și terminalelor unei punți redresoare monobloc.

O poartă este formată din 2 terminale opuse ale punții. Dacă puntea are terminalele liniare, cele de pe margini reprezintă o poartă iar cele din interior altă poartă.

Pe **poarta de intrare** ( $\approx$ ) multimetrul indică în ambele sensuri **rezistență foarte mare**

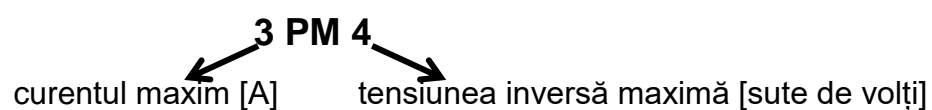
Pe **poarte de ieșire** ( $+ -$ ) multimetrul indică într-un sens **rezistență foarte mare** iar în celălalt sens **rezistență mică**.

Pentru a identifica terminalul ( $+$ ) și terminalul ( $-$ ) al porții de ieșire, se conectează multimetrul la poarta de ieșire în sensul în care indică **rezistență mică**.

În această situație **tasta (+) a multimetrului** se află pe **terminalul (-) al porții de ieșire** iar **tasta (-) a multimetrului** se află pe **terminalul (+) al porții de ieșire**.

**OBSERVAȚIE:** pentru măsurătorile explicate mai sus s-a utilizat un multimetru digital.

### c. Marcarea punții redresoare monobloc.



Puntea marcată cu **3PM4** suportă un curent maxim de **3 A** și o tensiune inversă de **400 V**.